

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG(19) Weltorganisation für geistiges Eigentum  
Internationales Büro(43) Internationales Veröffentlichungsdatum  
8. April 2004 (08.04.2004)

PCT

(10) Internationale Veröffentlichungsnummer  
**WO 2004/030209 A1**(51) Internationale Patentklassifikation<sup>7</sup>: **H03H 7/32**,  
H03G 9/18, H04B 1/64, H03H 7/12(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von  
US): **INFINEON TECHNOLOGIES AG** [DE/DE]; St.-  
Martin-Str. 53, 81669 München (DE).

(21) Internationales Aktenzeichen: PCT/DE2003/002956

(72) Erfinder; und

(22) Internationales Anmeldedatum:  
5. September 2003 (05.09.2003)(75) Erfinder/Anmelder (nur für US): **HEMMERT, Werner**  
[DE/DE]; Kanalstr. 12, 85368 Moosburg (DE).

(25) Einreichungssprache: Deutsch

(74) Anwalt: **VIERING, Hans-Martin**; Viering, Jentschura &  
Partner, Steinsdorfstr. 6, 80538 München (DE).

(26) Veröffentlichungssprache: Deutsch

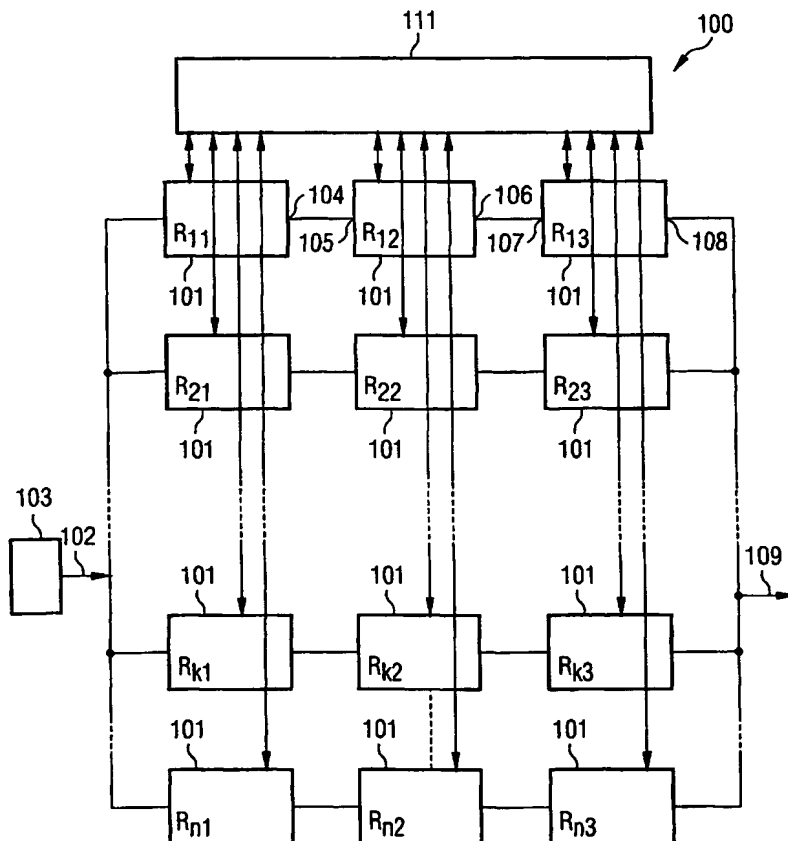
(81) Bestimmungsstaaten (national): JP, US.

(30) Angaben zur Priorität:  
102 43 869.2 20. September 2002 (20.09.2002) DE(84) Bestimmungsstaaten (regional): europäisches Patent (AT,  
BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR,  
HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).

[Fortsetzung auf der nächsten Seite]

(54) Title: CIRCUIT ARRANGEMENT AND SIGNAL PROCESSING DEVICE

(54) Bezeichnung: SCHALTKREIS-ANORDNUNG UND SIGNALVERARBEITUNGS-VORRICHTUNG



(57) Abstract: The invention relates to a circuit arrangement (100) and a signal processing device. The circuit arrangement comprises a resonator circuit (101) in order to generate an output signal from an input signal and also comprises a capacitor and an inductor, an input where the input signal can be inputted and an output where the output signal can be outputted. The circuit arrangement also comprises a control circuit (111) for controlling or regulating the quality of the resonator circuit. The control circuit is embodied in such a manner that it controls or regulates the quality of the resonator circuit according to the amplitude of the input signal and/or the output signal.

(57) Zusammenfassung: Die Erfindung betrifft eine Schaltung-Anordnung (100) und eine Signalverarbeitungs-Vorrichtung. Die Schaltung-Anordnung weist einen Resonator-Schaltkreis (101) zum Generieren eines Ausgabesignals aus einem Eingabesignal auf, mit einer Kapazität und mit einer Induktivität, mit einem Eingang, an dem das Eingabesignal bereitstellbar ist und mit einem Ausgang, an dem das Ausgabesignal bereitstellbar ist. Ferner enthält die Schaltung-Anordnung einen Steuer-Schaltkreis (111) zum Steuern oder Regeln der Güte des Resonator-Schaltkreises, wobei der Steuer-Schaltkreis

[Fortsetzung auf der nächsten Seite]



**Veröffentlicht:**

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden Frist; Veröffentlichung wird wiederholt, falls Änderungen eintreffen

*Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.*